

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
1	Aceves Mijares Mariano	Cortazar Martínez Orlando	Sep. 10	Estudio y caracterización de nanocristales obtenidos a bajas temperaturas	
2	Aceves Mijares Mariano	Gómez Ramírez Emmanuel	Sep. 10	Co-integración de la electrónica y de un arreglo de sensores con resopncividad de 200 hasta 100nm para microscopía de alta resolución	Dr. José Alejandro Díaz Méndez
3	Aceves Mijares Mariano	Román López Sergio	Sep. 09	Estudio de multicapas de materiales nanométricos embebidos en matrices de SiO2	Dr. Jesús Carrillo López
4	Calleja Arriaga Wilfrido	Quiñonez Novelo Fernando Julián	Ene. 10	Desarrollo de un proceso de fabricación de micromecanismos utilizando tecnología bipolar CMOS y micro-maquinado superficial	
5	Champac Vilela Víctor	Moreno Moreno Jesús	Ene. 08	Test y diagnostico de fallas debido a roturas en vías	Dr. Michel Renovell
6	Champac Vilela Víctor	Vázquez Hernández Julio César	Sep. 09	Monitoreo robusto y mitigación del envejecimiento en sistemas integrados nanométricos	Dr. Marcelino Bicho Dos Santos
7	Champac Vilela Víctor	Villacorta Minaya Héctor Luis	Ene. 10	Test de retardo considerando efectos nanométricos	Dr. Jaume Segura Fuster
8	Corona Chávez Alonso	Kataria Tejinder Kaur	Sep. 07	High performance metamaterial structures	
9	Corona Chávez Alonso	Lobato Morales Humberto	Ene. 10	Multiplexores de microondas con estructuras metamateriales	Dr. José Luis Olvera Cervantes
10	Corona Chávez Alonso	Rojas Mendizabal Verónica Alexandra	Sep. 09	Diseño de estructuras metamateriales aplicadas a filtros y antenas en sistemas de microondas	Dr. Jorge Zurita Sánchez

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
11	Corona Chávez Alonso	Torrealba Meléndez Richard	Sep. 10	Sistemas de reconstrucción de imágenes de objetos utilizando microondas	Dr. José Luis Olvera Cervantes
12	De la Hidalgo Wade Francisco Javier	Meza Prieto Elizabeth	Ene. 10	Emisión de luz por estructuras superficiales fabricadas en silicio nanocristalino	Dr. Oleksandr Malik
13	Díaz Méndez José Alejandro	Arroyo Huerta José Erasmo	Ene. 08	Diseño VLSI de sistemas difusos para la solución de problemas complejos	Dr. Juan Manuel Ramírez Cortés
14	Díaz Méndez José Alejandro	Gómez Ramírez Emmanuel	Sep. 10	Co-integración de la electrónica y de un arreglo de sensores con responsividad de 200 hasta 100nm para microscopía de alta resolución	Dr. Mariano Aceves Mijares
15	Díaz Méndez José Alejandro	Marquina Pérez Jennifer Vanessa	Ene. 09	Síntesis de generadores de ruido analógico basados en caos para aplicaciones en comunicaciones	
16	Díaz Méndez José Alejandro	Martínez González Ricardo Francisco	Ene. 09	Aplicación de encriptación caótica en comunicaciones digitales	
17	Díaz Sánchez Alejandro	Arroyo Díaz Salvador Antonio	Sep. 06	Interfaz de comunicación y control para prótesis mioeléctrica de tres grados de libertad	Dr. Apolo Zeus Escudero U.
18	Díaz Sánchez Alejandro	Lemus López Javier	Ene. 09	Estrategias para el desarrollo de sistemas analógicos de alto rendimiento	Dr. Carlos Muñiz Montero
19	Díaz Sánchez Alejandro	Sánchez Gaspariano Luis Abraham	Ene. 07	Amplificadores CMOS de potencia de alto desempeño para sistemas de RF	
20	Enríquez Caldera Rogerio Adrian	Del Valle Diego Miguel Angel	Sep. 06	Sistema híbrido OFDM-CDMA con algoritmos adaptivos para la protección y modulación de señales	

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
21	Enríquez Caldera Rogerio Adrian	González Horta Francisco Alejandro	Sep. 08	Modelado del proceso para lograr movilidad transparente entre sistemas inalámbricos heterogeneos	
22	Enríquez Caldera Rogerio Adrian	Sánchez Canto Francisco	Sep. 09	Indentificación de sistemas mediante procesamiento adaptable	Dr. Guillermo Espinosa Flores-Verdad
23	Espinosa Flores-Verdad Guillermo	Sánchez Canto Francisco	Sep. 09	Indentificación de sistemas mediante procesamiento adaptable	Dr. Rogerio Adrián Enríquez Caldera
24	Gutiérrez de Anda Miguel Ángel	Serrano De Ita Norma Angélica	Sep. 09	Cálculo de los exponentes de lyapunov en simulación de circuitos electrónicos	
25	Gutiérrez Domínguez Edmundo	Póndigo de los Angeles Erika	Ene. 10	Transporte de carga en transistores MOS de baja dimensionalidad con óxido de compuerta de alta k en función de la temperatura	
26	Gutiérrez Domínguez Edmundo	Rodríguez Ruiz Gabriela Alejandra	Sep. 10	Simulación tridimensional de efectos electromagnéticos variantes en el tiempo en dispositivos semiconductores de escala nanométrica	Dr. Arturo Sarmiento Reyes
27	Gutiérrez Domínguez Edmundo	Vega González Víctor Hugo	Ene. 10	Análisis de efectos electromagnéticos cuánticos en transistores MOS de baja dimensionalidad	Dr. Fernando Guarín Correal
28	Halevi Sar Peter	Alfredo Badillo Uriel	Ene. 07	Respuesta óptica de cristales fotónicos constituidos para nanopartículas metálicas	
29	Halevi Sar Peter	Reyes Avendaño Jorge Antonio	Ene. 05	Homogenización de cristales fotónicos bidimensionales dieléctricos y metalo-dieléctricos	
30	Hernández Martínez Luis	De Jesús Ventura María del Rocío	Ene. 10	Diseño de una CNN lógica digital	Dr. Mónico Linares Aranda

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
31	Hernández Martínez Luis	Ortíz Martínez Williams	Ene. 08	Diseño VLSI de una CNN analógica bajo procesamiento de funciones no-lineales descritas por el modelo HLC-PWL (High Level Canonical Precewive Linear)	Dra. María Teresa Sanz Pascual, Dr. Pedro Marcelo Julián
32	Jovanovic-Dolecek Gordana	Nagrale Naina Rao	Ene. 08	Reconfigurable multistage sample rate conversion for software defined radio	
33	Jovanovic-Dolecek Gordana	Silva Cruz Eric Mario	Ene. 09	Técnicas multirazón para sincronización en sistemas OFDM	Dr. Fredric J. Harris
34	Jovanovic-Dolecek Gordana	Troncoso Romero David Ernesto	Ene. 09	Filtros digitales FIR de baja complejidad: Diseño y aplicaciones en comunicaciones	
35	Kosarev Andrey	Cosme Bolaños Ismael	Ene. 09	Estudio de materiales SiGei-x:H obtenidos por plasma a bajas temperaturas (T<250°C) para aplicaciones en dispositivos	
36	Kosarev Andrey	Delgadillo Checa Nery	Ene. 06	Investigación de los contactos con diferentes metales y uniones basadas en películas de silicio-germanio para aplicaciones en dispositivos	Dr. Alfonso Torres Jacome
37	Kosarev Andrey	Díaz Carbajal Moisés Gustavo	Sep. 05	Estudio de nanomateriales basados en Si-Ge	Dr. Alfonso Torres Jacome
38	Kosarev Andrey	Temoltzi Avila Francisco	Ene. 10	Estudio de características opto-electrónicas en películas depositadas por plasma para dispositivos	
39	Linares Aranda Mónico	De Jesús Ventura María del Rocio	Ene. 10	Diseño de una CNN lógica digital	Dr. Luis Hernández Martínez

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
40	Linares Aranda Mónico	González Díaz Oscar	Ene. 07	Metodología de sincronización eficiente para sistemas en un solo chip	
41	Malik Oleksandr	Meza Prieto Elizabeth	Ene. 10	Emisión de luz por estructuras superficiales fabricadas en silicio nanocristalino	Dr. Francisco Javier De la Hidalga Wade
42	Murphy Arteaga Roberto Stack	Álvarez Botero Germán Andrés	Sep. 09	Desarrollo de metodologías para la caracterización y modelado de dispositivos semiconductores para aplicaciones en alta frecuencia	
43	Murphy Arteaga Roberto Stack	Rosas Guevara Georgina Guadalupe	Sep. 07	Circuitos de microondas reconfigurables	
44	Ramírez Cortés Juan Manuel	Arroyo Huerta José Erasmo	Ene. 08	Diseño VLSI de sistemas difusos para la solución de problemas complejos	Dr. José Alejandro Díaz Méndez
45	Ramírez Cortés Juan Manuel	Rosas Cholula Gerardo	Ene. 10	Procesamiento digital de señales electroencefalográficas (EEG) orientado al desarrollo de interfaces cerebro-computadora (BCI)	Dr. Vicente Alarcón Aquino
46	Reyes Betanzo Claudia	Hurtado Castañeda Delia María	Sep. 09	Fabricación de dispositivo sensor del tipo InAsSb/GaSb para detección de contaminantes ambientales	Dr. Julio Gregorio Mendoza Álvarez
47	Rosales Quintero Pedro	Domínguez Jiménez Miguel Ángel	Sep. 08	Frabricación, caracterización y modelado de transistores de película delgada de a-SiGe:H	Dr. Alfonso Torres Jacome
48	Sanz Pascual María Teresa	Álvarez Simón Luis Carlos	Sep. 10	Diseño de un sistema sensor para la detección de gas CO	
49	Sanz Pascual María Teresa	Moro Frías David	Ene. 09	Estudio y diseño de circuitos CMOS de control automático de ganancia	Dr. Carlos Aristóteles De la Cruz Blas

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
50	Sanz Pascual María Teresa	Ortiz Martínez Williams	Ene. 08	Diseño VLSI de una CNN analógica bajo procesamiento de funciones no-lineales descritas por el modelo HLC-PWL (High Level Canonical Precewive Linear)	Dr. Luis Hernández Martínez, Dr. Pedro Marcelo Julián
51	Sarmiento Reyes Arturo	Castro González Francisco Javier	Sep. 10	Desarrollo de metodología de simulación híbrida para circuitos MOS-SET	
52	Sarmiento Reyes Arturo	Hernández Mejía Carlos Manuel	Sep. 10	Desarrollo de una metodología de simulación para circuitos con MEMRISTORES	
53	Sarmiento Reyes Arturo	Rodríguez Ruiz Gabriela Alejandra	Sep. 10	Simulación tridimensional de efectos electromagnéticos variantes en el tiempo en dispositivos semiconductores de escala nanométrica	Dr. Edmundo Gutiérrez Domínguez
54	Tlelo Cuautle Esteban	Duarte Villaseñor Miguel Aurelio	Ene. 08	Síntesis automática de circuitos analógicos usando algoritmos evolutivos	
55	Tlelo Cuautle Esteban	Guerra Gómez Ivick	Sep. 08	Optimización multiobjetivo de circuitos electrónicos aplicando algoritmos evolutivos	Dr. Trent McConaghy
56	Tlelo Cuautle Esteban	Trejo Guerra Rodolfo	Sep. 08	Diseño de osciladores caóticos multiscroll	Dr. César Cruz Hernández
57	Torres Jacome Alfonso	Cervantes González Juan Carlos	Ene. 07	Foto-detectores de alta velocidad en base de películas de a-SiGe y a-Ge	
58	Torres Jacome Alfonso	Delgadillo Checa Nery	Ene. 06	Investigación de los contactos con diferentes metales y uniones basadas en películas de silicio-germanio para aplicaciones en dispositivos	Dr. Andrey Kosarev
59	Torres Jacome Alfonso	Díaz Carbajal Moisés Gustavo	Sep. 05	Estudio de nanomateriales basados en Si-Ge	Dr. Andrey Kosarev

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
60	Torres Jacome Alfonso	Domínguez Jiménez Miguel Ángel	Sep. 08	Fabricación, caracterización y modelado de transistores de película delgada de a-SiGe:H	Dr. Pedro Rosales Quintero
61	Torres Jacome Alfonso	Ruiz Hernández Dario	Sep. 06	Modelado de estructuras de guías de onda y líneas de transmisión para la fabricación de circuitos impresos en aplicaciones para interconexiones chip a chip	Dr. Reydezel Torres Torres
62	Torres Torres Reydezel	Hernández Sosa Gaudencio	Ene. 09	Modelado electromagnético de canales de interconexión chip a chip en espacios compactos	
63	Torres Torres Reydezel	Ruiz Hernández Dario	Sep. 06	Modelado de estructuras de guías de onda y líneas de transmisión para la fabricación de circuitos impresos en aplicaciones para interconexiones chip a chip	Dr. Alfonso Torres Jacome
64	Torres Torres Reydezel	Sejas García Svetlana Carsof	Ene. 10	Modelado y optimización de transiciones eléctricas para medición de dispositivos pasivos y activos en el rango de microondas	
65	Torres Torres Reydezel	Tlaxcalteco Matus Miguel Angel	Sep. 10	Análisis de la capacidad de ancho de banda de interconexiones desde una perspectiva de potencia	
66	Zaldívar Huerta Ignacio	Aguayo Rodríguez Gustavo	Sep. 07	Generación de señales microondas mediante técnicas electro-ópticas y su utilización en sistemas de telecomunicaciones ópticas	Dr. Jorge Rodríguez Asomoza
67	Zaldívar Huerta Ignacio	Seseña Osorio Jorge Alberto	Sep. 09	Comunicaciones inalámbricas, propagación de ondas de radio en interiores, sistemas fibra-radio	Dr. Alejandro Aragón Zavala
68	Zurita Sánchez Jorge	López García Benjamín	Sep. 09	Sistemas de imagenología usando frecuencias milimétricas	Dr. Devata Venkata Bhyrava Murthy

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
			INGRESO	TITULO	TESIS DIRIGIDA CON:
69	Zurita Sánchez Jorge	Rojas Mendizabal Verónica Alexandra	Sep. 09	Diseño de estructuras metamateriales aplicadas a filtros y antenas en sistemas de microondas	Dr. Alonso Corona Chávez

ASESORES DE OTRAS AREAS

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
			INGRESO	TITULO	TESIS DIRIGIDA CON:
70	Alarcón Aquino Vicente (Externo)	Rosas Cholula Gerardo	Ene. 10	Procesamiento digital de señales electroencefalográficas (EEG) orientado al desarrollo de interfaces cerebro-computadora (BCI)	Dr. Juan Manuel Ramírez Cortés
71	Aragón Zavala Alejandro (Externo)	Seseña Osorio Jorge Alberto	Sep. 09	Comunicaciones inalámbricas, propagación de ondas de radio en interiores, sistemas fibra-radio	Dr. Ignacio Zaldivar Huerta
72	Bicho Dos Santos Marcelino (Externo)	Vázquez Hernández Julio César	Sep. 09	Monitoreo robusto y mitigación del envejecimiento en sistemas integrados nanométricos	Dr. Víctor Hugo Champac Vilela
73	Carrillo López Jesús (Externo)	Román López Sergio	Sep. 09	Estudio de multicapas de materiales nanométricos embebidos en matrices de SiO2	Dr. Mariano Aceves Mijares
74	Cruz Hernández César (Externo)	Trejo Guerra Rodolfo	Sep. 08	Diseño de osciladores caóticos multiscroll	Dr. Esteban Tlelo Cuautle
75	De la Cruz Blas Carlos Aristóteles (Externo)	Moro Frías David	Ene. 09	Estudio y diseño de circuitos CMOS de control automático de ganancia	Dra. María Teresa Sanz Pascual
76	Escudero Uribe Apolo Zeus (Externo)	Arroyo Díaz Salvador Antonio	Sep. 06	Interfaz de comunicación y control para prótesis mioelectrica de tres grados de libertad	Dr. Alejandro Díaz Sánchez

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO	INGRESO	TESIS	
				TITULO	TESIS DIRIGIDA CON:
77	Guarin Correal Fernando (Externo)	Vega González Víctor Hugo	Ene. 10	Análisis de efectos electromagnéticos cuánticos en transistores MOS de baja dimensionalidad	Dr. Edmundo Gutiérrez Domínguez
78	Harris Fredric J. (Externo)	Silva Cruz Eric Mario	Ene. 09	Técnicas multirazón para sincronización en sistemas OFDM	Dra. Gordana Jovanovic Dolecek
79	Julián Pedro Marcelo (Externo)	Ortíz Martínez Williams	Ene. 08	Diseño VLSI de una CNN analógica bajo procesamiento de funciones no-lineales descritas por el modelo HLC-PWL (High Level Canonical Precewive Linear)	Dr. Luis Hernández Martínez, Dra. María Teresa Sanz P.
80	McConaghy Trent (Externo)	Guerra Gómez Ivick	Sep. 08	Optimización multiobjetivo de circuitos electrónicos aplicando algoritmos evolutivos	Dr. Esteban Tlelo Cuautle
81	Mendoza Álvarez Julio Gregorio (Externo)	Hurtado Castañeda Delia María	Sep. 09	Fabricación de dispositivo sensor del tipo InAsSb/GaSb para detección de contaminantes ambientales	Dra. Claudia Reyes Betanzo
82	Muñiz Montero Carlos (Externo)	Lemus López Javier	Ene. 09	Estrategias para el desarrollo de sistemas analógicos de alto rendimiento	Dr. Alejandro Díaz Sánchez
83	Murthy Devata Venkata Bhyrava (Externo)	López García Benjamín	Sep. 09	Sistemas de imagenología usando frecuencias milimétricas	Dr. Jorge Zurita Sánchez
84	Olvera Cervantes José Luis (Externo)	Lobato Morales Humberto	Ene. 10	Multiplexores de microondas con estructuras metamateriales	Dr. Alonso Corona Chávez
85	Olvera Cervantes José Luis (Externo)	Torrealba Meléndez Richard	Sep. 10	Sistemas de reconstrucción de imágenes de objetos utilizando microondas	Dr. Alonso Corona Chávez

LISTA DE TESIS EN PROCESO POR PROFESORES DE DOCTORADO EN ELECTRÓNICA (ENE - SEP 2010)

	DIRECTOR DE TESIS	NOMBRE DEL ALUMNO		TESIS	
				TITULO	TESIS DIRIGIDA CON:
86	Renovell Michel (Externo)	Moreno Moreno Jesús	Ene. 08	Test y diagnostico de fallas debido a roturas en vías	Dr. Víctor Hugo Champac Vilela
87	Rodríguez Asomoza Jorge (Externo)	Aguayo Rodríguez Gustavo	Sep. 07	Generación de señales microondas mediante técnicas electro-ópticas y su utilización en sistemas de telecomunicaciones ópticas	Dr. Ignacio Zaldivar Huerta
88	Segura Fuster Jaume (Externo)	Villacorta Minaya Héctor Luis	Ene. 10	Test de retardo considerando efectos nanométricos	Dr. Víctor Hugo Champac Vilela