



Referencia normativa: ISO 9001:2015, Req. 7.5.2,7.5.3
SNP MARCO DE REFERENCIA PARA LA EVALUACIÓN Y
SEGUIMIENTO DE PROGRAMAS DE POSGRADO PRESENCIALES,
Medio de verificación 1.2

Código: INAOE-ESPECIALIDADES-SM-MP

Revisión: 0

Página: 1 de 1

MAPA CURRICULAR
ESPECIALIDAD EN TECNOLOGÍAS DE SEMICONDUCTORES
PRIMERO SEGUNDO TERCERO
C 45 105 6 Dispositivos Semiconductores I ESC2001
E 45 105 6 Especialidad
T 45 105 6 Preparación de Tesina EST2111
C 45 105 6 Electrónica ESC2002
E 45 105 6 Especialidad
C 45 105 6 Mediciones Eléctricas ESC2003
E 45 105 6 Especialidad
C 45 105 6 Seminario Perspectivas de la Industria de Semiconductores ESC2004
E 45 105 6 Especialidad

SIMBOLOGÍA
Tronco Común C
Optativa E
Tesis T
Horas con Docente
Horas Independientes
Créditos

Total, de horas con docente: 225
Total, de horas independientes: 945
Total, Créditos: 54

Lineamientos correspondientes al acuerdo 279 de SEP para cubrir el mínimo de créditos por grado académico.
Asignación de créditos a partir de lo establecido en el SATCA (2007).
Tiempos estimados con base a ingreso en el periodo de otoño.



Referencia normativa: ISO 9001:2015, Req. 7.5.2,7.5.3
 SNP MARCO DE REFERENCIA PARA LA EVALUACIÓN Y
 SEGUIMIENTO DE PROGRAMAS DE POSGRADO PRESENCIALES,
 Medio de verificación 1.2

Código: INAOE-ESPECIALIDADES-SM-MP

Revisión: 0

Página: 1 de 1

Carácter	Periodo	Asignatura	Créditos	Horas Docente	Horas Independiente	Clave	LGAC
Tronco Común	1	Dispositivos Semiconductores I	6	45	105	ESC2001	LE1, LE2, LE3
Tronco Común	1	Electrónica	6	45	105	ESC2002	LE1, LE2, LE3
Tronco Común	1	Mediciones Eléctricas	6	45	105	ESC2003	LE1, LE2, LE3
Tronco Común	1	Seminario Perspectivas de la Industria de Semiconductores	6	45	105	ESC2004	LE1, LE2, LE3
Especialidad	2	Tecnologías y Laboratorio de Fabricación	6	45	105	ESO2003	LE1
Especialidad	2	Dispositivos Semiconductores II	6	45	105	ESO2004	LE1
Especialidad	2	Métodos de Medición de Dispositivos Semiconductores	6	45	105	ESO2005	LE1
Especialidad	2	Materiales	6	45	105	ESO2006	LE1
Especialidad	2	Diseño Analógico	6	45	105	ESO2007	LE2
Especialidad	2	Diseño Digital	6	45	105	ESO2008	LE2
Especialidad	2	Arquitectura para Transferencia de Datos	6	45	105	ESO2009	LE2
Especialidad	2	Tecnologías de Empaquetado	6	45	105	ESO2010	LE2, LE3
Especialidad	2	Verificación Pre-Silicio y Emulación en FPGA	6	45	105	ESO2011	LE3
Especialidad	2	Caracterización y Modelado de Dispositivos Semiconductores	6	45	105	ESO2012	LE3
Especialidad	2	Técnicas de Pruebas de Circuitos Integrados	6	45	105	ESO2013	LE3
Especialidad	3	Preparación de Tesina	6	45	105	EST2111	LE1, LE2, LE3

Lineamientos correspondientes al acuerdo 279 de SEP para cubrir el mínimo de créditos por grado académico.
 Asignación de créditos a partir de lo establecido en el SATCA (2007).
 Tiempos estimados con base a ingreso en el periodo de otoño.



MAPA CURRICULAR

Referencia normativa: ISO 9001:2015, Req. 7.5.2,7.5.3
SNP MARCO DE REFERENCIA PARA LA EVALUACIÓN Y
SEGUIMIENTO DE PROGRAMAS DE POSGRADO PRESENCIALES,
Medio de verificación 1.2

Líneas de Generación y/o Aplicación del Conocimiento (LGAC)

Procesos de Fabricación

Diseño de Circuitos Integrados

Validación y Pruebas



Ciencia y Tecnología

Secretaría de Ciencia, Humanidades, Tecnología e Innovación

Código: INAOE-ESPECIALIDADES-SM-MP

Revisión: 0

Página: 1 de 1